### PICTURE RECORDER

Patent number:

JP3050984

**Publication date:** 

1991-03-05

Inventor:

MIMURA TOSHIHIKO; others: 01

Applicant:

**CANON INC** 

Classification:

- international:

H04N9/67

- european:

**Application number:** 

JP19890186931 19890718

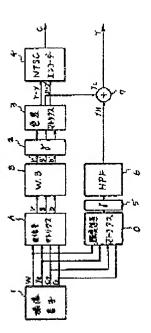
Prioritý number(s):

### Abstract of JP3050984

PURPOSE:To simplify a signal processing circuit and to facilitate circuit integration by providing a matrix arithmetic means converting an input signal into a prescribed chrominance

or luminance signal.

CONSTITUTION: An output of an image pickup element 1 enters a matrix circuit B having a white balance adjustment function via a matrix circuit A converting the output into r, g, b signals and then enters an NTSC standard TV signal processing encoder 4 via a gamma correction circuit 2 and a color difference matrix circuit 3. On the other hand, as to the luminance signal processing system, the output of the element 1 is given to a matrix circuit D converting it into a luminance signal and a high frequency component is extracted via a gamma correction circuit 5 and an HPF 6, synthesized with a low frequency luminance signal YL from the circuit 3 at an adder 7 and converted into a luminance signal Y. That is, the information of matrix being color signal matrix G=AXB is enough to obtain a color signal required from the element 1 and the presence of the matrix D is enough to obtain the luminance signal.



Data supplied from the esp@cenet database - Patent Abstracts of Japan

**BEST AVAILABLE COPY** 

⑲日本国特許庁(JP) ⑪特許出願公開

#### ◎公開特許公報(A) 平3-50984

@Int. Cl. 5

識別記号 庁内整理番号 @公開 平成3年(1991)3月5日

H 04 N 9/67

D 7033-5C

審査請求 未請求 請求項の数 3 (全9頁)

画像記録装置 60発明の名称

> 20特 頭 平1-186931

29出 題 平1(1989)7月18日

神奈川県川崎市高津区下野毛770番地 キヤノン株式会社

⑩発 明 者

神奈川県川崎市高津区下野毛770番地 キャノン株式会社

玉川事業所内

キャノン株式会社 の出 顋 人

東京都大田区下丸子3丁目30番2号

の代 理 人 弁理士 丸島 儀一

1. 発明の名称

爾及記錄裝置

- 2. 特許請求の範囲
- (1) 固体提盘案子からの色信号を、色変換せずに メモリーに記憶し、疎メモリーから、任意の大 きさのプロックデーターを選択する選択手段を 有し、その選択された信号から所定の色信号又 は輝度信号に変換するマトリクス演算手段を有 することを特徴とする画像記録装置。
- (2) 前記画像記録装置において、前記マトリクス 演算手段はn×mの輝度信号処理マトリクス領 算処理手段とk×jの色信号処理マドリクス痕 | 算処理手段を有することを特徴とする特許請求 の範囲第(1) 項のោ像配録装置。
- (3) 前記メモリー中に、直像信号の他に、マトリ クス演算に使用するプロックデーターの大きさ に関する情報、マトリクス演算定数、固体機像 素子の餓素の形状に関するデーター、画業の配 列に関するデーター、その配列から生じる位相

多を補正するためのデジタルフィルターの定 数、再生時に使用する非線形処理手段のテーブ ル、色差マトリクスの定数、輝度、色差信号の 帯域制限のためのデジタルフィルターの定数の 内の少なくともしつを記録する手段を有するこ とを特徴とする特許請求の範囲第(1) 項記載の ·西及記錄裝置。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は、色分離フィルターと組み合わざれた 固体操像素子を用いた画像記録装置に関するもの

[従来の技術]

固体操使素子の信号を、ディジタルに変換し、 それを、ディジタル信号処理を行って映像とし て、記録、再生する整置が注目されている。この 代表例としては、映像情報をディジタル値に変換 し、半導体メモリ等に、記録する全晶体カメラが ある。上記システムにおいては、投象素子から、 出力される信号は、その撮像素子(以下センサー

と略す。)に貼られている色分離フィルターの配置によって、各種、様々の信号処理を施す必要があるため、あらかじめ、カメラ側で、色分離フィルターの配列によらない、裸準信号形態、(例えば、輝度信号+色差信号)に変換を行い、半導体メモリ等に記録される。

このときセンサーの信号は、一度標準的形態(例えばR. G. B信号)に変換されてから記録される。

### 【発明が解決しようとしている問題点】

しかしながら、上記従来例では、本来、記録は べき情報量を、増加させて記憶メモリーに、記録は してしまうことになる欠点がある。例えば、第1 関に示すようなモザイクフィルターをもつを サーの出力を、メモリーに取り込む場合、 野用のメモリーに取り込むがのと 母用のメモリーに取り、 型に、もとの で得られる色差信号も同時化して、記憶量 次があるため、 もともとのセンサーの情報量に

は輝度信号に変換するマトリクス演算手段を有す ることを特徴とする。

具体的実施例としては、再生装置にセンサーの信号を夫々RGBと輝度信号に変換するn×mのマトリクス信号処理手段を持たせ、記録を設置でなる時には、センサーの信号をなる信号をはない。 上記、マトリクス信号をはない。 上記、マトリクスのセンサートのでは、というでは、一下がある。 任意の色配列に対して、同一形態の信号出力を得ることを可能にする。

### [作用]

本鬼明によれば、センサーの信号をほぼ直接メモリーに書き込んでも、互換性を扱うことはない ため、大幅な、メモリーの節約が可能となる。

### [実施例]

まず、本発明のポイントとなるマトリクス信号 処理の原理について、説明を行う。単板式や 2 板 して、数倍の容量が必要になる。もちろん、色差信号の方は、サンブリング周波数を下げるたけるとというの場合は、サンブリング周波数を下げるための、ディジタルフィルターが必要になり、更に、サンブリングスをでいることには、限界があるため、本来ないプリンクをできない。 世界があるため、本来ないプリングのは、第4回に示すような、カライを行っています。 情報を増加させずに、メモリーに記憶させれば、センサーの情報を、そのまま、記録させればよりでの環境により、を独立の相違により、互換性に、大きな問題を残すことになる欠点がある。

#### 【問題点を解決する為の手段】

本発明は上記従来例の問題点を解決することを目的としたものであり、固体操像素子からの色信号を色変換せずメモリに記憶し、該メモリから任意の大きさのブロックデータを選択する選択手段を有し、その選択された信号から所定の色信号又

式カメラの使う、色分離フィルターの種類は補色 及び純色の限られた種類しかなく、信号処理においても、ホワイトバランスをとるためには、一度 R. G. B系に戻し、その後、必要な信号形態に 変換を行なっている。

号を得るにらは、色信号マトリクスGコA×Bの マトリクスの情報があれば良く、また、輝度信号 を得るには、マトリクスDが存在すればよい。実 際の信号処理においては、更に、垂直、水平のサ ンプリングステップが必要である。つまり、a× mのマトリクスを、提像業子1の国素上に、はめ こむようにして、計算してゆくので、マトリクス を、次にどの画素位置に移動させるかの情報が必 要である、このマトリクスの計算上の動きを第1 図を使って説明する。まず、操像素子1の各画素 の信号がメモリRAM上でxxyに配置され、ラ ンダムにアクセスできるように為されている(あ るいは、遅延線等を使い、マトリクス演算に必要 なデーターを、適切に抽出できるようになってい る。)ものとする。このとき第2図に示すウイン ドーマトリクスG。を用い、このG。をxxy上 の座標(1、1)に最初セットし、第1個中のマ トリクス演算により、r.g.b及びYが計算さ れる。次に、このウインドーマトリクスをあらか じめ用意された、サンプリングステップに従っ

クインドーマトリクスが(1.1)にあったものは、 2 サイクル後次には、 (3.1)にお助し、この助きは、あらかじめ、セットされたができる。 リングステップ = 2 により、行うことができる。 また、センサーの××yの大きさなた時点でもといった、セットしておけば、その座標を超えたため、ウィンドーマトリクスを停止させることを座する。 2 は一つでは、 2 に対してあらかじめて、 2 に対してあらかじめて、 2 に対してあらかじがで、 2 に対してあらかにがで、 2 に対してあらかにがで、 2 に対してあらかにがで、 3 はないには、 2 によって、 3 によって、 3 によって、 4 によって、 5 には、 6 はであり、 9 インの信号処理を行なう。 4 度信号についても、 同様であり、 ウィンドーマ

て、移動する。例えば、第1図の例では、最初、

輝度信号についても、 同様であり、 ウィンドーマトリクスに対し、 あらか じめ用意された信号処理マトリクス D を演算することで、 輝度信号が 得られ、このウィンドーマトリクスをサンブリングステップで移動させることで、 色と同様の信号処理ができる。 このように、 ウィンドーマトリクスと、信号処理マトリクスを用意することにより従

来、全く異なる信号処理形態であった、モザイク フィルタとストライプフィルタ、美色と補色の信 号処理を、周一のハードウェア形態で単にマトリ クスを変更するだけで処理することができるよう になる。第3図に、ウィンドーマトリクスを含め た本発明の信号処理プロック図を示す。第2図と 同じ符番のものは同じ要素を示す。尚、RAMは 固定又は着脱可能なランダムアクセスメモリであ る。第4図は、純色ストライプフィルター配列側 と、このときのマトリクスを示したものであり、 第3回のハード構成において第4回の場合の遺応 を述べる。純色フィルターの場合、第4図中のマ トリクスAの部分は第4図に示す通り、3×3の 単位行列となり、輝度信号も3×1の行列で示さ れる。このことは、ムーピー等でセンサーの感度 増強を狙いとして、ライン信号を混合させてY信 号を得る場合にも適用できる。 尚この場合、第5 図のようにクィンドーマトリクスG。を、Y方向 に広げ、その結果、Dの配列要素も長くしてやれ ばよいことになり、1フィールドごとにYLor Y。をセレクトして出せばよい。

むろん、この場合、 新たに、 情報として、 ウィンドーマスクのフィールドごとの 初期座標を用意しておけば、 このマト リクスを 縮小できる。 Y系の場合このウィンドーマトリクスを 大きくとって おけば、 垂直エンハンサー用信号としても出力が可能であり、 この動作を、 輝度マトリクスの中に入れることが可能であることは、 言うまでもない。

第6図は、以上の本発明の原理を利用した全固体カメラの例であり、以下、その動作について、説明を行う。71は、光学系レンズ群、72は、被り、73は、赤外カットフィルター、74は光学ローバスフィルター、75は、オンチップ色分離フィルターであり、71~75の系を通った固像は、76の固体操像素子に結像し、固体操像素子に結像し、固体操像素子でも、変換された電気に変換される。変換された電荷は、97のシステムシグナルジェネレーター(以下SSG)からの信号に同期して読み出され、77のゲイン可変アンプに入る。77のゲイン可変アンプは、72の絞りでも、関節し切れなかっ

た時の感度補正用であり、このアンプでは、同時 にKNEを補正処理も行なう。78は、センサー の黒レベルを固定するためのオブティカル・ブ ラック・クランプ回路であり、ここで直流的にレ ベルを固定された低号は、79のA/Dコンパー ターでディジタル値に変換され、98のメモリコ ントローラーの示すアドレスのメモリー80に順 次記憶ざれる。尚メモリー80は着脱可能であっ ても固定であっても良い。96は嫌像素子出力を 用いて露出制御をするための平均レベル検出回路 であり、この値を読みとることで、絞り72とゲ イン可愛アンプフフをコントロールし露光レベル を調整する。尚本実施例では、操像素子76の緊 勤タイミングコントロールすることにより電子 シャッター動作を行なわせている。また、メモ リーへの書き込みの時のフォーマットは、この実 滋例においては、第7図のような形で記録され る。即ち第7図の如くヘッダーファイルには、現 在、配鎖されている画像の枚数、及びそのタイト ルや、また、健康以外のものが記録されている場

に基づき、マトリクス演算信号処理が行なわれ、 輝度信号及び色差信号が形成される。形成された 輝度信号は、次に95のディジタルフィルターに 入り、ここで、高駄成分だけが抜き出され、加算 器94で、色信号処理マトリクス81で計算され る補正回路104、マトリクス回路105を介し て得られた低城輝度信号Y。と合成され、その 後、再生時のシステムシグナルコントローラー 100からの信号により、プランキング回路85 でブランキング処理をうけ、その後、加算器93 で同期信号を付加され、D/Aコンパーター88 **でアナログ信号に変換された後、ローバスフィル** ター90でサンプリングキャリアを落とされ、ア ンプ92を介して鐔度信号とて出力される。一 方、マトリクス回路105の出力の色差信号は、 まず、83、84のブランキング国路で、ブラン キングパルスを加算されその後NTSCエンコー ダー86で、クロマ信号に変換され、その後、 D/AコンパーターB7でアナログほ号に変換さ れ、パンドパスフィルター89、アンプ91を経

合、その風性等が数値化され記録される。又、各 面位信号記録領域の頭にはIDファイル部が設け られている。IDファイル部には、信号処理マト リクス81、82のマトリクス情報及びセンサー の格子形状、サンプリングステップ等のウィン ドーマスクに必要な情報が記録される。その後続 けて、画像データーが記録される。再生時は、ま ず、メモリコントローラー98を通し、このうち から、IDをシスコンが読みとり、マトリクス定 数や、ディジタルフィルター定数を、81.82 のマトリクス倡号処理回路や、95のディジタル フィルターに転送し、更に、ウィンドマスク情報 ヤサンプリングステップを98のメモリコント ローラーに転送し、これで、再生状態が整う。再 生時は、98のメモリーコントローラーが、 ウィンドーマスクを形成し、ウィンドーの位置に あたる情報をサンプリングステップにあわせ、色 信号処理マトリクス回路81及び輝度信号処理マ トリクス回路82に転送し、ここで、あらかじ め、1Dファイルより転送されたマトリクス情報

て色信号 C として出力される。 なお、色信号処理 マトリクス回路 B 1 後にディジタルフィルターを 入れても良い。

第8図は、本発明におけるn×mのウィンドーマトリクスのうち、3×4のマトリクスの例を示す図であり、このウィンドーマトリクスにより、クタムアクセスメモリー上から必要なデータのが得られ、これにより、信号処理マトリクスののは、~は12に対応づけが行なわれる。具体的の号でありこれで関与するデーターを選択する他、このクィンドーマスクを制御する信号といて、スタート連標設定のための情報やサンプステップ等の情報が必要となる。

このようにして得られた信号は、第9図に示すような3×12の信号処理回路に入力され第10図の如きマトリクス演算を行い、r、 g、 b 信号として出力される。この時 a 1 ~ a 24の値は、センサー固有の値となり、しかもこの定数は、ホワイトパランス情報、信号処理方法、色フィルターの

特性等も含めた値となる。

なお、ウィンドーマトリクスは、n×mと話してきたが、これは、長方形に限るものではなく、ウィンドーマトリクスの形状は、 e 個の要素をもつ、任意の形のウィンドーになってもよい。 輝度信号処理のマトリクスについても、同様なことが含える。

第11図は、輝度信号処理のマトリクス回路の例を示す図であり、この例では2×12のマトリクスの例を示した。yi、y² は第1フィールド、第2フィールドのそれぞれの信号処理後の結果は、マルチブレの結果は、マルチブレと出いる。これらの結果は、マルチブレと出いる。またこの時の定数 b 1 ~ b 2・は 具体 正 は 、 Y 系のホワイト パランス、 輝度 段 差 補 正 飲 と なる。

この輝度信号マトリクスもやはり k × j ( k . j は夫々自然数)で構成でき、本発明はこの実施例のように 2 × 1 2 に限るものではない。また、

第2図は木発明の原理を説明する為の図、

第3図は木発明の構成例を示す図、

第4図は純色ストライプフィルタの配置例とマ トリクス式の例を示す図、

第 5 図は純色ストライプフィルタに対する輝度 用マトリクス式の他の例を示す図、

第 6 図は本発明の画像記録装置の具体的構成例を示す図、

第7図はメモリー空間の構成を示す図、

第8 図はウィンドーマトリクスの他の例を示す 図、

第9図は色信号処理マトリクス回路の例を示す図、

第10図は第9図の色信号マトリクスの式の例を示す図、

第11図は輝度信号処理マトリクス回路の例を 示す図である。 k×jとm×nを同一とした場合は、個号処理回路前のラッチを共通化できる他、個号処理回路が充分に高速で動作すれば、同一化して時分割で動かすこともできる。

尚、実施例ではメモリRAMに直に記憶をさせているが圧縮して記憶させ、再生時に伸長させても良いことは言うまでもない。

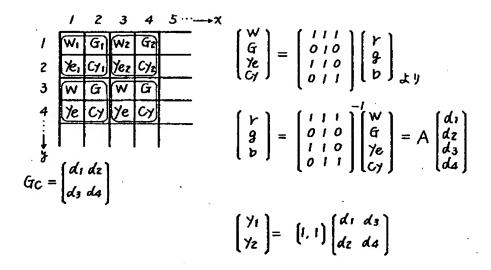
#### [発明の効果]

本発明によれば、従来、提便素子の色分離フィルターの配列により、様々であった信号処理回路を、共通の回路で構成することができ、IC化した場合量産化効果が期待できる。また、本発明を用いた、固体カメラを製造すれば、センサーの信号を直接、メモリー上にとり込んでも、互換性が低号を直接メモリーに記録することができる。リーの利用効率を、あげることができる。

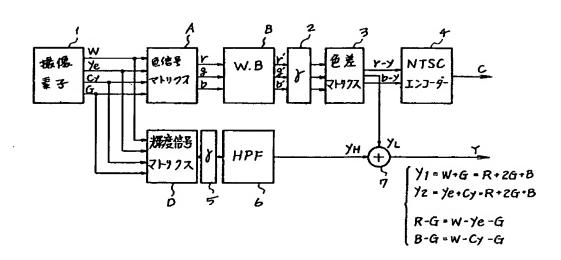
#### 4. 図面の簡単な説明

第1図は補色モザイクフィルタの配置例とマト リクス式の例を示す図、

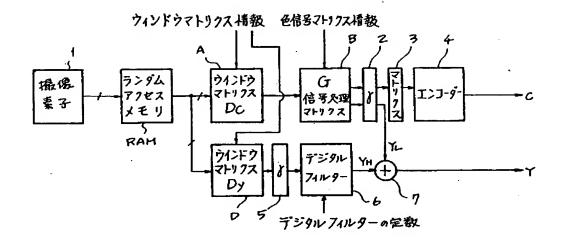
# 第1図



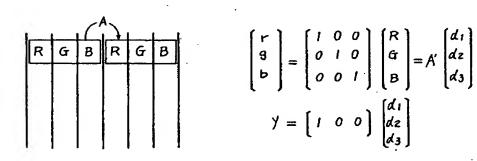
# 第 2 図



### 第 3 図



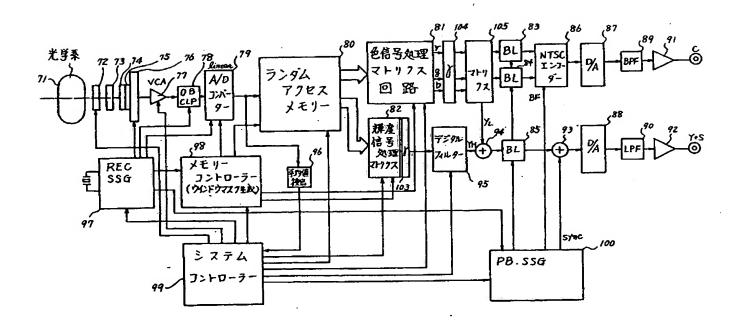
# 第 4 図



 $Gc = (d_1, d_2, d_3)$ 

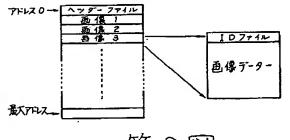
# 第 5 図

### 第 6 図

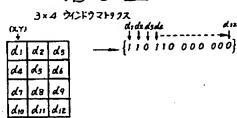




メモリー空間

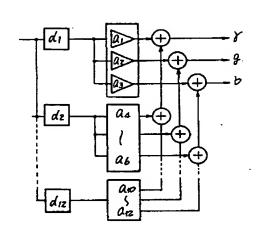


第8図



## 第9回

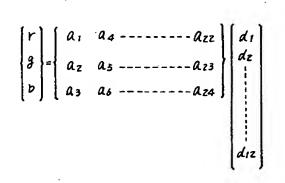
3×12 信号処理マトリクス

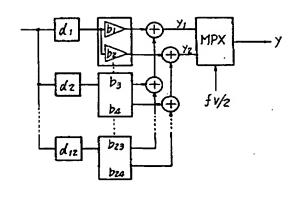


# 第10図

# 第11回

2×12 信号処理マトリクス





# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

### **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

□ BLACK BORDERS
□ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
□ FADED TEXT OR DRAWING
□ BLURRED OR ILLEGIBLE TEXT OR DRAWING
□ SKEWED/SLANTED IMAGES
□ COLOR OR BLACK AND WHITE PHOTOGRAPHS
□ GRAY SCALE DOCUMENTS
□ LINES OR MARKS ON ORIGINAL DOCUMENT
□ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

### IMAGES ARE BEST AVAILABLE COPY.

OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.